

# PRIYA MOHAN

## Junior Elektrotechnisch Ingenieur

Eindhoven, Nederland · p.mohan@gmail.com · +31 6 27 53 84 19 · linkedin.com/in/priyamohan



Gedreven junior elektrotechnisch ingenieur, recent afgestudeerd aan de TU Eindhoven. Tijdens mijn afstudeerstage bij NXP Semiconductors gewerkt aan het ontwerp en de validatie van **3 printplaatlayouts** voor RF-modules. Ervaring met Altium Designer, SPICE-simulaties en EMC-testen. Sterk analytisch met hands-on ervaring in het testen van elektronische schakelingen.

### ERVARING

**Afstudeerstage Electrical Engineering**, NXP Semiconductors, Eindhoven  
Afstudeeropdracht binnen het RF Product Development team.

Jan 2025 – Jul 2025

- Ontwerp en layout van **3 PCB's** voor RF-modules in Altium Designer
- SPICE-simulaties uitgevoerd voor **12 schakelingen** ter validatie van het ontwerp
- EMC-testen begeleid voor **2 productvarianten** in het testlab
- Technische documentatie opgesteld voor **3 ontwerpen** conform NXP-standaarden

**Werkstudent Hardware Engineering**, Prodrive Technologies, Son

Feb 2024 – Dec 2024

Ondersteuning van het hardware-team bij ontwikkeling en testen van elektronische systemen.

- Testprotocollen ontwikkeld en uitgevoerd voor **8 printplaten**
- Schematische reviews uitgevoerd voor **5 ontwerpprojecten**
- Meetopstellingen gebouwd met oscilloscoop en spectrumanalyzer

### OPLEIDING

Diploma en studierichting, Technische Universiteit Eindhoven, Eindhoven

Sep 2023 – Jul 2025

Afgestudeerd met een gemiddelde van **7,9**. Masterscriptie over laagvermogen RF-ontwerp voor IoT-toepassingen.

- Relevante vakken: RF Design, Analog IC Design, Signal Processing, EMC, Power Electronics

Diploma en studierichting, Technische Universiteit Eindhoven, Eindhoven

Sep 2020 – Jul 2023

Afgestudeerd met een gemiddelde van **7,5**. Honours programma gevolgd.

### VAARDIGHEDEN

PCB-ontwerp (Altium Designer), SPICE-simulatie, RF-design, EMC-testen, Oscilloscoop & meetapparatuur, MATLAB, Python (signaalverwerking), Schematisch ontwerp, Solderen (SMD), Technische documentatie

### CERTIFICATEN

Altium Designer Essentials, Altium

Jun 2024 – Jun 2024

### TALEN

Nederlands (vloeiend), Engels (vloeiend), Hindi (moedertaal)

### PROJECTEN

Masterscriptie - Laagvermogen RF-ontwerp voor IoT

Jan 2025 – Jul 2025

Ontwikkeling van een energiezuinig RF-zendontwerp voor IoT-sensortoepassingen in de landbouw.

- Stroomverbruik verlaagd met **35%** ten opzichte van bestaand ontwerp
- Beoordeeld met een **8,5**

### REFERENTIES

**Dr. Ir. Marc Verhoeven**, Principal Engineer RF Development, NXP Semiconductors, m.verhoeven@nxp.com, +31 6 42 18 73 56

### BUITENSCHOOLSE ACTIVITEIT

Teamlid - TU/e Solar Team

Sep 2022 – Jun 2023

Ontwikkeling van de elektronica voor de solar-raceauto van TU Eindhoven.

- Battery Management System (BMS) ontworpen voor een **5 kWh batterijpakket**
- **2e plaats** behaald bij de European Solar Challenge